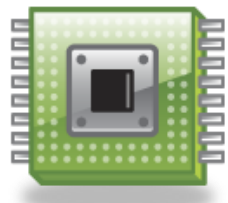
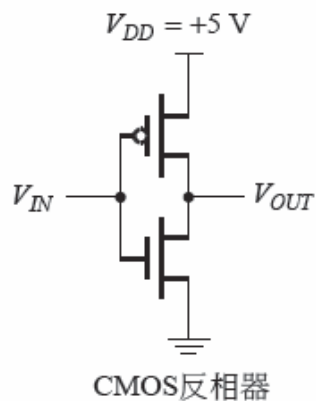


實習一：IC 電氣特性測量

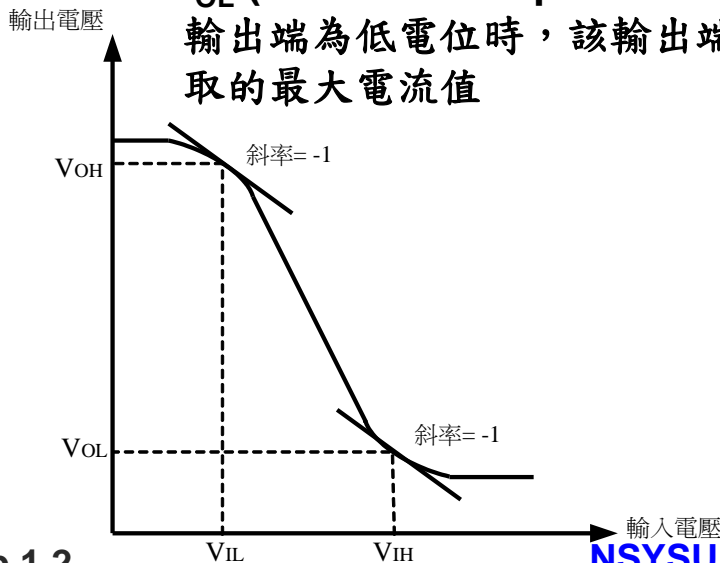


電氣特性

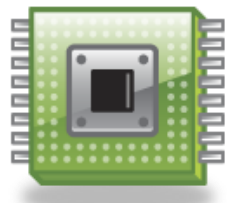
- V_{IH} (High-level input voltage): 可被邏輯閘認定為高準位的最小輸入電壓
- V_{IL} (Low-level input voltage): 可被邏輯閘認定為低準位的最大輸入電壓
- V_{OH} (High-level output voltage): 邏輯閘輸出為高電位時，輸出端的最小輸出電壓
- V_{OL} (Low-level output voltage): 邏輯閘輸出為低電位時，輸出端的最大輸出電壓



- I_{IH} (High-level input current): 當輸入端為高電位時，該輸入端流出的最大電流值
- I_{IL} (Low-level input current): 當輸入端為低電位時，流入該輸入端的最大電流值
- I_{OH} (High-level output current): 當輸出端為高電位時，該輸出端可提供的最大電流值
- I_{OL} (Low-level output current): 當輸出端為低電位時，該輸出端可吸取的最大電流值

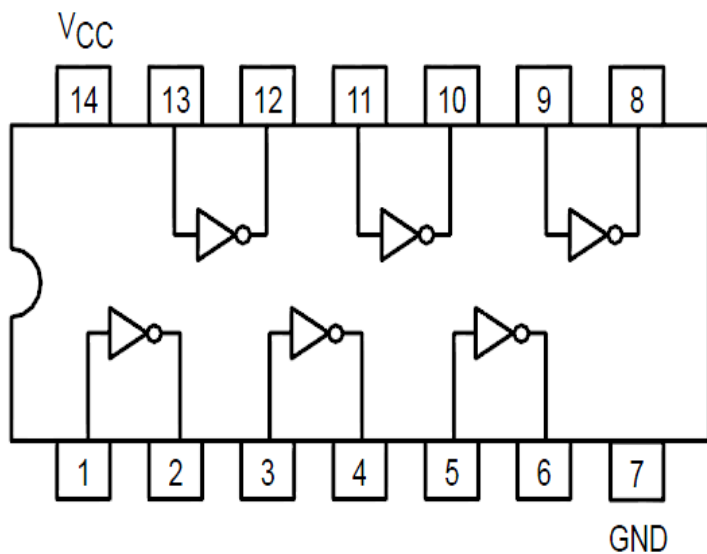


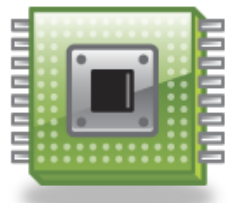
Exp.1.2



74-Series IC

- 腳位判斷方法: 將IC有缺口的地方朝向左方，由左邊數來下方第一支接腳為第一腳。
- 需供給IC電源(VCC)及接地(GND)
- 74系列邏輯IC之邏輯閘腳位空接時視為高電位





實驗報告

- 實驗報告 (需有封面，寫上實驗名稱、撰寫人姓名、學號與組別)
 - 實驗目的
 - 電路功能
 - 實驗步驟說明
 - 檢查項目與實驗結果
 - 問題討論
 - 實驗心得
- 只須繳交報告**電子檔**，請上傳至FTP內EELAB/Exp1資料夾內。
 - IP : **140.117.157.135**
 - PORT : **9527**
 - account / password : **EELAB / tars**